

Vedecká rada
14.06.2023

**Návrh na udelenie Medaily STU
prof. Ing. Pavlovi Čičákovi, PhD.**

Predkladá: **Dr. h. c., prof.h.c., prof. Dr. Ing. Oliver Moravčík**
rektor

Vypracoval: **prof. Ing. Ivan Kotuliak, PhD., dekan fakulty**

Schválené: Vedenie Fakulty informatiky a informačných technológií STU
v Bratislave

Návrh uznesenia: Vedecká rada STU schválila predložený materiál:

a/ všetkými hlasmi
b/ väčšinou hlasov
c/ neschválila

Návrh na udelenie Medaily Slovenskej technickej univerzity v Bratislave

Meno oceneného : **prof. Ing. Pavel Čičák, PhD.**
Narodený : **1955**

Zamestnaný : Ústav počítačového inžinierstva a aplikovanej informatiky FIIT
STU

Dôvod udelenia: Za mimoriadne výsledky v pedagogickej a výskumnej práci a
za zásluhy o rozvoj STU

Zdôvodnenie :

Profesor Pavel Čičák pôsobí na STU 44 rokov.
Štúdium na Elektrotechnickej fakulte Slovenskej vysokej školy technickej na Katedre počítačov ukončil v odbore Elektronické počítače v roku 1979. Na SVŠT pôsobil na Elektrotechnickej fakulte SVŠT resp. na Fakulte elektrotechniky a informatiky STU na Katedre počítačov resp. Katedre informatiky a výpočtovej techniky od roku 1978.

V tomto období pôsobil v nasledujúcich funkciách:

- *Asistent na Katedre počítačov EF SVŠT v Bratislave* - 1979 - 1982
- *Odborný asistent na KP FEI STU v Bratislave* - 1982 - 1999
- *Docent na Katedre informatiky a výpočtovej techniky FEI STU v Bratislave* – 2000 - 2003

Po založení Fakulty informatiky a informačných technológií STU pôsobil ako:

- *Prodekan pre domácu a zahraničnú spoluprácu a propagáciu fakulty* - 2003 - 2011
- *Riaditeľ Ústavu počítačových systémov a sietí FIIT STU v Bratislave* – 2009 – 2012
- *Dekan FIIT STU* – 2011 – 2015

Za jeho pôsobenia bola dokončená výstavba novej budovy, zabezpečené jej vybavenie, sťahovanie a spustenie do prevádzky. Zaslúžil sa o získanie financií a o realizáciu dokončenia ául fakulty, ako aj viacerých laboratórií v spolupráci s partnermi fakulty

V roku 1999 zaviedol na STU *Sieťový akademický program*, ktorý ako riaditeľ vedie doteraz.

Od roku 2016 je riaditeľom *Centra ďalšieho vzdelávania FIIT STU*.

Okrem pôsobenia na STU sa prof. Čičák veľmi intenzívne venoval aj spolupráci s praxou, kde v *oblasti Počítačových prostriedkov, systémov a sietí* sa venoval návrhu systémov, integrácii technických prostriedkov a komunikačnej infraštruktúry vrátane

jej pasívnych aj aktívnych prvkov. Bol architektom technických riešení, riadil, koordinoval implementácie technickej infraštruktúry.

Bol súčasťou manažmentu systémovej integrácie a vrcholového manažmentu v nasledujúci spoločnostiach:

- *Vedúci Oddelenia technickej podpory CORINEX, a.s. - 1992 – 1996*
- *Riaditeľ GTEC, s.r.o. - 2006 – 2012*
- *Člen dozornej rady – Technický riaditeľ SPINET, a.s. - 1996 – 2012*

V rokoch 2016 – 2019 bol prorektorom STU pre Informačné technológie.

V súčasnosti je profesorom na Ústave počítačového inžinierstva a aplikovanej informatiky FIIT STU a riaditeľom Centra ďalšieho vzdelávania FIIT STU. Odborne a vedecky sa venuje počítačovým sieťam a systémom, počítačovým komunikáciám, strojovým jazykom, Internetu vecí, aplikáciám počítačov a vnoreným systémom.

Členstvo v profesných organizáciách:

- člen odborných programových výborov domácich a medzinárodných konferencií
- člen Vedeckých rád:
 - STU
 - FIIT STU
 - FRI UIZA
 - FEI TUKE
 - FMFI UK – 2012 – 2016
 - FEI STU - 2011 - 2019
- Rada pre spoluprácu s praxou FIIT STU v Bratislave
- Rada pre vnútorný systém kvality STU v Bratislave
- člen IET – FIET
- Chartered Engineer of IET
- člen IEEE
- člen IEEE Communications Society
- člen IEEE Computer Society

Najdôležitejšie údaje o jeho vedeckom pôsobení

Odborne a vedecky sa profesor Čičák venuje počítačovým sieťam a systémom, počítačovým komunikáciám, strojovým jazykom, periférnym zariadeniam a vnoreným systémom. Bol členom viac ako 30 riešiteľských kolektívov projektov z oblastí ako počítačové systémy odolné voči poruchám; paralelné systémy reálneho času; metódy a prostriedky návrhu špecializovaných počítačových systémov; vývoj metód a prostriedkov bezpečnosti mobilných počítačových sietí; metódy a prostriedky návrhu aplikačno-špecifických počítačových systémov; metódy a prostriedky tvorby bezpečnosti a správy sieťových a mobilných počítačových systémov; systémy gridového počítania a jeho komponenty; bezpečnosť a

spoľahlivosť v distribuovaných počítačových systémoch a mobilných počítačových sieťach.

Ako príklad možno z projektov, ktoré viedol vybrať:

- *Metódy návrhu a verifikácie digitálnych systémov s nízkou spotrebou na báze formálnych špecifikačných jazykov, VEGA 1/0616/14, zodpovedný riešiteľ/Methods for the design and verification of digital systems with low power consumption using formal specification languages, VEGA 1/0616/14, responsible person*
- *HP Technology for Teaching Grant 2007*
- *Aktualizácia predmetov zameraných na výučbu počítačových sietí podľa špecifikácie praxe, Projekt č. 011STU-4/2017, KEGA, zodpovedný riešiteľ/Update of computer networks curricula based on needs of practice, Project č. 011STU-4/2017, KEGA, responsible person*

Je autorom viacerých kníh, vrátane monografie:

- *Petriho siete a ich aplikácia v návrhu riadiacich a komunikačných systémov, Elfa 2014,*

knížnej publikácie:

- *Mládež, elektronika a mikropočítače, Smena 1988*
- *ako aj 15 učebníc a skrípt z oblasti počítačových prostriedkov a systémov.*

Ako príklad možno z publikácií vybrať:

- *ČIČÁK, Pavel. Packet Losses interpretation in Mobile Internet. In Transactions on Engineering, Computing and Technology : Conference of the World-Academy-of-Science-Engineering-and-Technology, MAR 29-31, 2006, Vienna, AUSTRIA. Vol. 12, Proceedings of World Academy of Science Engineering and Technology (2006) (2006), s.194-197. ISSN 1305-5313*
- *Jelemenská, Katarína - Koine, Peter - Čičák, Pavel: Enhanced classroom presenter. In: Lecture Notes in Electrical Engineering. - ISSN 1876-1100. - Vol. 151 Emerging Trends in Computing, Informatics, Systems Sciences, and Engineering. - New York : Springer Science-Business Media, 2013, s. 973-983*
- *Jelemenská, Katarína - Čičák, Pavel: SystemC Modeling Skills Assessment in Moodle Environment. - 351-356 s. In: INES 2013 : IEEE 17th International Conference on Intelligent Engineering Systems, June 19-21, 2013, Costa Rica. - Piscataway : IEEE, 2013. - ISBN 978-1-4799-0828-8*

- *Jelemenská, Katarína - Nosál, Michal - Čičák, Pavel: Visualization of verilog digital systems models., In: Lecture Notes in Electrical Engineering. - ISSN 1876-1100. - Vol. 151 Emerging Trends in Computing, Informatics, Systems Sciences, and Engineering. - New York : Springer Science-Business Media, 2013, s. 805-818*
- *MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-efficient power-management logic. In PATMOS 2014 : 24th international workshop on power and timing modeling, optimization and simulation, 2014. 1. vyd. [Los Alamitos] : IEEE, 2014, s. 105-111. ISBN 9781479954131. V databáze: IEEE ; SCOPUS: 2-s2.0-84916899404.*
- *MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-management specification in SystemC. In DDECS 2015 : Proceedings. 2015 IEEE 18th international symposium on design and diagnostics of electronic circuits and systems. 22-24 April 2015, Belgrade, Serbia. 1. vyd. Los Alamitos : IEEE, 2015, S. 259-262. ISBN 978-1-4799-6780-3. V databáze: SCOPUS: 2-s2.0-84954190546.*
- *MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-management high-level synthesis. In VLSI 2015 IFIP/IEEE international conference on very large scale integration, October 5-7, 2015, Daejeon, Korea : proceedings. Los Alamitos : IEEE, 2015, S. 63-68. ISBN 978-1-4673-9139-9.*
- *MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-management specification in SystemC. In DDECS 2015 : Proceedings. 2015 IEEE 18th international symposium on design and diagnostics of electronic circuits and systems. 22-24 April 2015, Belgrade, Serbia. 1. vyd. Los Alamitos : IEEE, 2015, S. 259-262. ISBN 978-1-4799-6780-3.*
- *MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel . Early-stage verification of power-management specification in low-power systems design. In DDECS 2016 : 19th IEEE International symposium on design and diagnostics of electronic circuits and systems. Košice, Slovakia. April 20-22, 2016. Piscataway : IEEE, 2016, S. 157-162. ISBN 978-1-5090-2466-7.*
- *MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel: Verification of Power-Management Specification at Early Stages of Power-Constrained Systems Design. In Journal of Circuits Systems and Computers. Vol. 26, iss. 8 (2017), [23 s.]. ISSN 0218-1266. IF 2015 = 0,308, 2015 = Q3, Q4. V databáze: WOS: 000399226200003 ; SCOPUS: 2-s2.0-85012050926. Projekt: 26240220084 268 ; 1/0616/14 113 ; 1/0836/16 113*
- *Branislav Radjenovic' - Martin Sabo - Lukaš Šoltes - Marta Prnova - Pavel Čičák – Marija Radmilović-Radjenović. On Efficacy of Microwave Ablation in the Thermal Treatment of an Early-Stage Hepatocellular Carcinoma, 2021*

Najvýznamnejšie ohlasy na výstupy publikačnej činnosti:

- *JING, Tee Wee - YUE, Wong Seng. Real-Time Assessment with Nearpod in the BYOD Classroom. In Assessment for Learning Within and Beyond the Classroom. Taylor's 8th Teaching and Learning Conference 2015 Proceedings. 1. vyd. Singapore : Springer, 2016, S. 103-107. ISBN 978-981-10-0906-8*
- *YUAN, Yifan - SHEN, Xiaohong - HE, Ke - WANG, Haiyan - SUN, Lin - MA, Shilei. Recognition method of key nodes in SN-UASN based on TOPSIS. In ICSPCC 2020 IEEE International Conference on Signal Processing, Communications and Computing, Proceedings, 2020. Art. no. 9259549*
- *DUTTA, D. - LYLES, B. - SCHULZRINNE, H. A formal approach to mobility modeling. In 3rd International Conference on Communication Systems and Networks, COMSNETS 2011, 4-8 January 2011, 2011), s.1-10. ISBN 978-1-4244-8952-7*
- *GENCI, J. Methods to Ensure Higher Variability of Knowledge Tests in the Moodle LMS Environment. New York : Springer Science-Business Media, 2013In Lecture Notes in Electrical Engineering : proceedings of the International joint conferences on computer, information, and systems Sciences, and engineering (CISSE 2010), December 03-06, 2010, Bridgeport, USA, s.447-453*
- *State the output and the corresponding citation SHARMA, Gaurav - BHARGAVA, Lava - KUMAR, Vinod. Real-time automated register abstraction active power-aware electronic system level verification framework. In Integration, 2021, vol. 77, pp. 151-166. ISSN 0167-9260*

Z uvedených skutočností je zrejmé, akou významnou vedeckou, pedagogickou a ľudskou osobnosťou prof. Ing. Pavel ČIČÁK, PhD. je.

Súhrnne, navrhujeme, udeliť
prof. Ing. Pavlovi Čičákovi, PhD.
Medailu Slovenskej technickej univerzity v Bratislave
za mimoriadne výsledky v pedagogickej a výskumnej práci a za zásluhy o
rozvoj Slovenskej technickej univerzity.

prof. Ing. Ivan Kotuliak, PhD.
dekan fakulty